1. Buatlah Rangkaian penjumlah Penuh/full adder (FA) secara untuk penjumlahan A=100110(2)  B=011011(2)
2. JK Flip Flop, gambarkan bentuk garis outputnya (Q) bila:



Dipacu dengan ujung positif.

CLOCK (CLK) merupakan enable pada sistem rangkaian flip-flop

1. Buatlah rangkaian konverter/decoder 7 segment untuk menampilkan bilangan biner menjadi desimal!
2. Master dan Slave D Flip Flop

Master Slave

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| CLK | D | Q | ^Q | D | Q | ^Q |
| 1 | 1 |  |  |  |  |  |
| 0 | 1 |  |  |  |  |  |
| 1 | 0 |  |  |  |  |  |
| 0 | 0 |  |  |  |  |  |
| 1 | 0 |  |  |  |  |  |
| 0 | 0 |  |  |  |  |  |
| 1 | 1 |  |  |  |  |  |